\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

2014-05-16

该文件夹用于将.out转换为可烧写的.bin文件格式

操作步骤：

1. 将.out文件拷入该文件夹，并改名为“test.out”

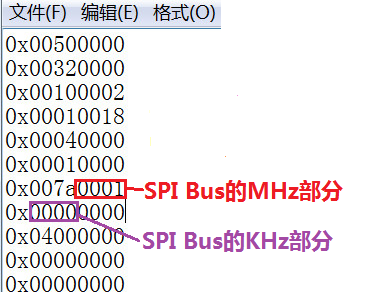
2. 点击“steps.bat”

3. 生成得到“app.bin”，即可用于FPGA端固化，并实现SPI Boot。

\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*\*

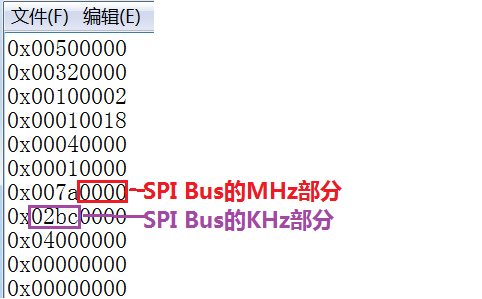
SPI Boot时，SPI Bus频率修改说明

1. 打开“ParaTable.map”文件
2. 找到如下图地方



如图，SPI Bus为0x0001MHz0x0000KHz，即1MHz的SPI Bus。

1. 如果改成700KHz，则如下图



如图，SPI Bus为0x0000MHz0x02bcKHz，即700KHz的SPI Bus。