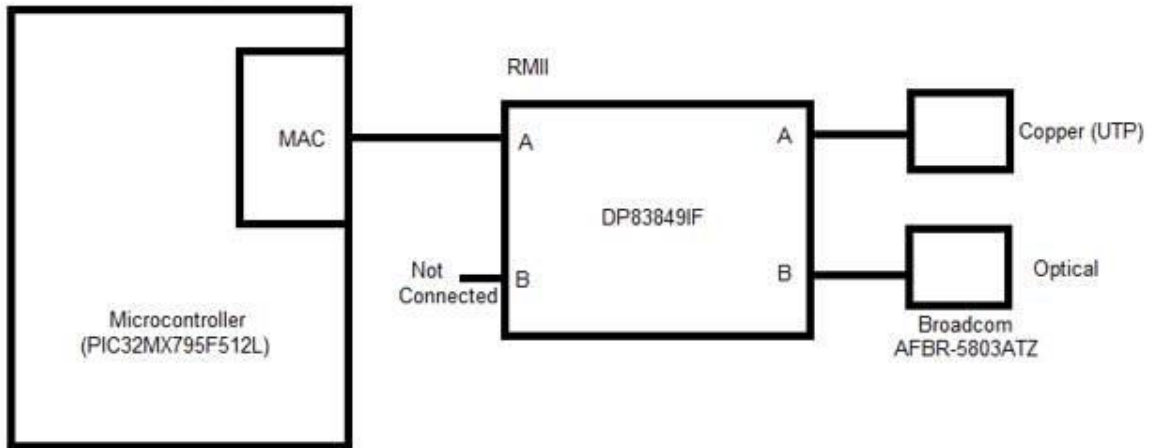


Circuit Block diagram



Requirements

I need to route comms from the optical port B through to MII port A

DP83849IF Register Contents

 Register content Different

Register		Comment	Copper	Optical	Copper	Optical
Decimal	Hex		Phy Address 0	Phy Address 1	Phy Address 0	Phy Address 1
			Hex	Hex	Binary	Binary
0	0h		0x2100	0x2000	0010 0001 0000 0000	0010 0000 0000 0000
1	1h		0x7849	0x784D	0111 1000 0100 1001	0111 1000 0100 1101
2	2h		0x2000	0x2000	0010 0000 0000 0000	0010 0000 0000 0000
3	3h		0x5CA2	0x5CA2	0101 1100 1010 0010	0101 1100 1010 0010
4	4h		0x01E1	0x0DE1	0000 0001 1110 0001	0000 1101 1110 0001
5	5h		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
6	6h		0x0004	0x0004	0000 0000 0000 0100	0000 0000 0000 0100
7	7h		0x2001	0x2001	0010 0000 0000 0001	0010 0000 0000 0001
8	8h	Reserved	0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
9	9h		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
10	Ah		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
11	Bh		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
12	Ch		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
13	Dh		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
14	Eh		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
15	Fh		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
16	10h		0x0204	0x0601	0000 0010 0000 0100	0000 0110 000 0001
17	11h		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
18	12h		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
19	13h		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
20	14h		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
21	15h		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
22	16h		0x014B	0x014B	0000 0001 0100 1011	0000 0001 0100 1011
23	17h		0x0A01	0x0A29	0000 1010 0000 0001	0000 1010 0010 1001
24	18h		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
25	19h		0x0020	0x0021	0000 0000 0010 0000	0000 0000 0010 0001
26	1Ah		0x0804	0x0904	0000 1000 0000 0100	0000 1001 0000 0100
27	1Bh		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
28	1Ch		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000
29	1Dh		0x6011	0x6011	0110 0000 0001 0001	0110 0000 0001 0001
30	1Eh	Reserved	0x083E	0x089E	0000 1000 0011 1110	0000 1000 1001 1110
31	1Fh		0x0000	0x0000	0000 0000 0000 0000	0000 0000 0000 0000