Type：187mA 再次确认一下电流

核对ENET的时序，注意处理ENET_Reset的电平状态。Low for at least 1us to achieve RST。

To IMX6专用口

靠近Pin37放置。

RX_CLK : Unused in RMII mode .

Per the RMII Spec ， no COL signal is required .

In RMII mode , Pin-25 output 50MHz clock to the system.

靠近Pin18放置。

靠近Pin23放置。

TX_CLK : Unused in RMII mode .

Pin39&6用于设置工作模式，默认设置（悬空）为MII模式，Pin39上拉到3.3V可进入RMII或者SNI模式，Pin6内部弱下拉，默认状态为0.

IMX6端增加GPIO

ENET寄存器正常LED常亮，在连接正常的基础上，若有数据发送或接收，LED闪烁。

Mode1:
当有ENET数据传输动作时，LED会ON；Mode2：cl
LED用于指示碰撞检测；Mode3：可通过编程，将此LED的作用，从碰撞检测改为指示全双工通讯。

此LED可以独立的切换，在10M速率下LED常亮；在10M速率下LED关闭。

10BASE-T,Half/Full-Duplex, 100BASE-TX, Half/Full-Duplex

U33需要更新封装与管理库。

PHY Adress:00001

	GMII	RGMII
TX_CLK	Transmit clock	X
TX_EN	Transmit enable	Transmit enable
TXD_0,1	Transmit data	Transmit data
TXD_2,3	Transmit data	X
RX_CLK	Receive clock	X
RX_DV	Receive Data Valid	Receive Data Valid
RX_ER	Receive error	Receive error
RXD_0,1	Receive data	Receive data
RXD_2,3	Receive data	X
CRS/CRS_DV	Receive error	Carrier sense/RDV
COL	Collision detect	X

封装&管理号已核对-20210414

材料							
设计		工艺		阶段	版次	比例	重量
校对		标准化					
审核		批准		共	张	第	张

WIKA MOBILE CONTROL