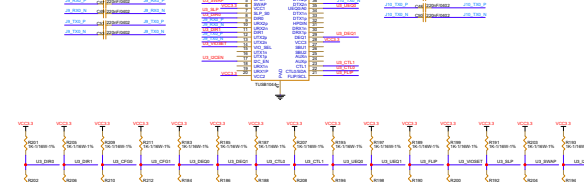
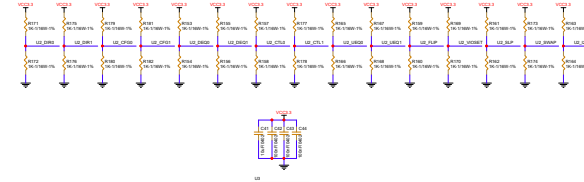
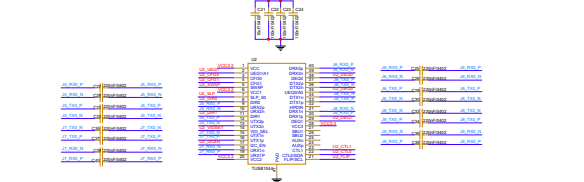
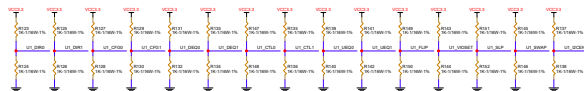
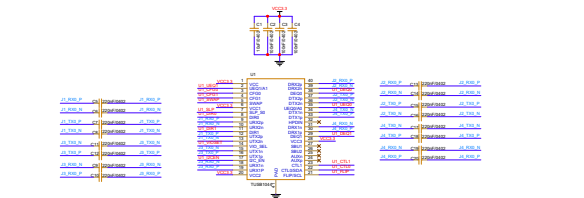
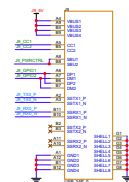
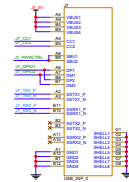
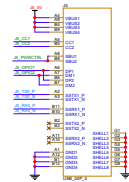
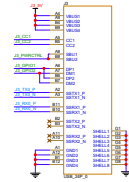
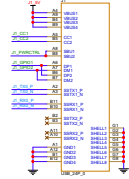


Version	信号	信号说明	信号	信号说明
V0.1	UEQ0/A0	UEQX1, UEQX2, UTX1, UTQX2引脚外接寄存器地址选择位	HPDIN	HP接口唤醒信号
	UEQ1/A1	UEQX1, UEQX2, UTX1, UTQX2引脚外接寄存器地址选择位	SBU1	
	DEQ0	DEQX1, DRQX2, DTX1, DTQX2引脚外接寄存器地址选择位	SBU2	
	DEQ1	DEQX1, DRQX2, DTX1, DTQX2引脚外接寄存器地址选择位	AUXn	
	CFG0	引脚外接寄存器的VDD供电范围以及寄存器地址	AUXp	
	CFG1	引脚外接寄存器的VDD供电范围以及寄存器地址	CTL1	GPIO, 引脚控制信号, IC, 不使用时可悬空
	SWAP	在板上或寄存器中可逆信号接口和寄存器地址	CTL0/SDA	GPIO, USB 1.1 分叉控制, IC, 不使用时可悬空
	DIR0	数据信号的方向	FLIP/SCL	GPIO, 翻转控制信号, IC, 不使用时可悬空
	DIR1	数据信号的方向	SLP_S0	低功耗模式唤醒信号
	VIO_SET	IO电压设置, IC电平设置		
	I2C_EN	IC使能接口		

本设计采用GPIO模式, 不使用IIC接口

输入
连接CM4KS



输出
连接网口模块

