

杂散截图

915Mhz-921.7Mhz

技术基准值：-36dBm/100Khz 以下

测量结果：-33.98dBm/100KHz(unpassed)



922.3-930Mhz

技术基准值：-36dBm/100Khz 以下

测量结果：-33.83dBm/100KHz(unpassed)



922M 中心频点的两侧 1MHz 处的杂散，是芯片本身带出来的吗？

是否可以通过 CC1101 的内部寄存器的配置来消除？

目前按照 CC-Debugger 工具产生的默认配置

