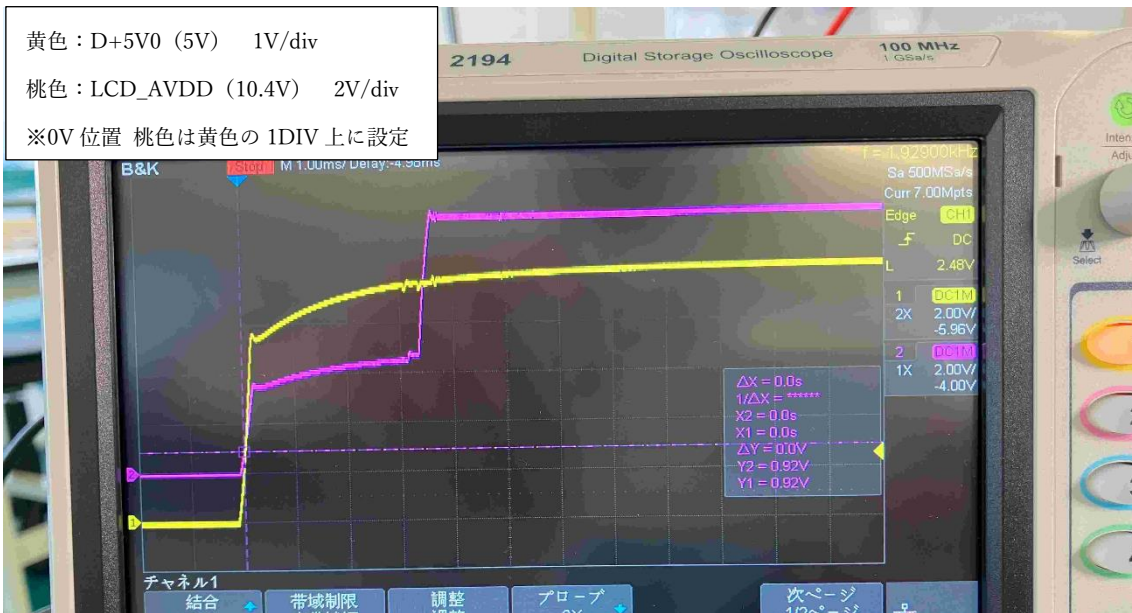


黄色 : D+5V0 (5V) 1V/div

桃色 : LCD\_AVDD (10.4V) 2V/div

※0V 位置 桃色は黄色の 1DIV 上に設定



#### 正常立ち上がり時

電源 SW ON → D+5V0 が立ち上がり、4.4V になった所から LCD\_AVDD(10.4V)が立ち上がり、その後電圧は安定している。

※+5V0 立ち上がり始めから 1.7msec~1.8msec 後に 10.4V になり安定する。

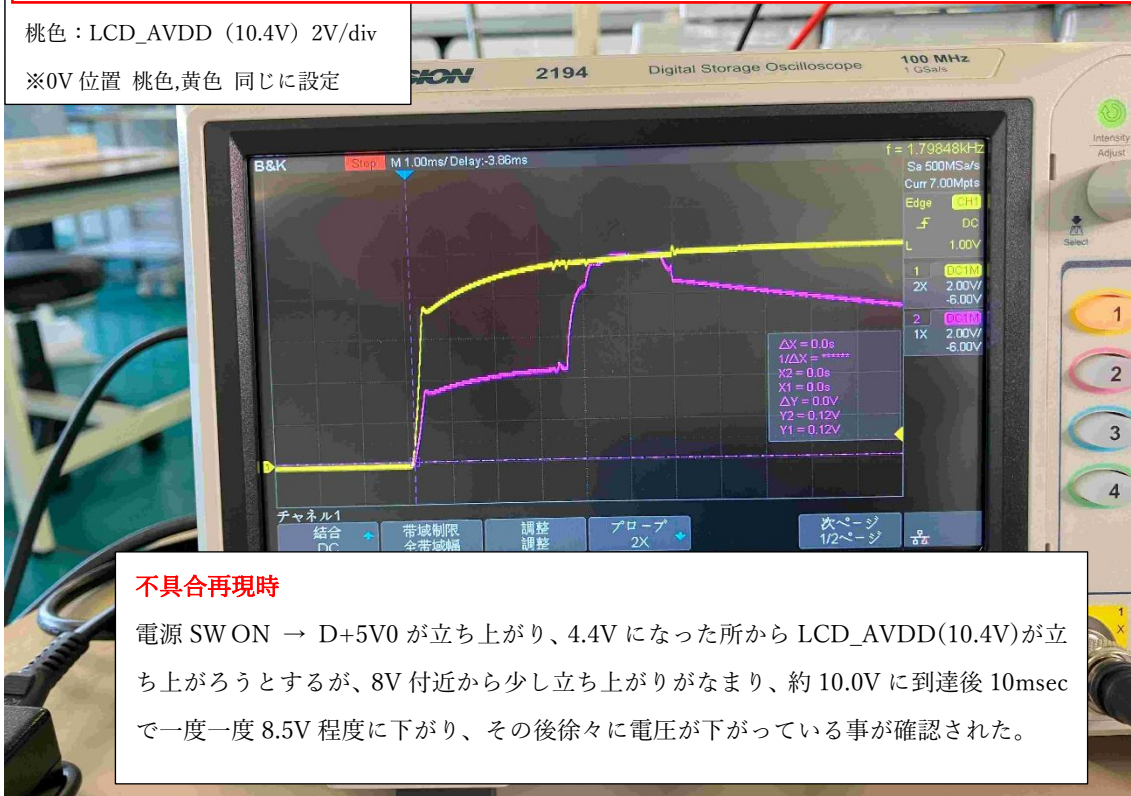
#### 正常時的起動状況:

電源SW ON > D+5V0起動, 到4.4起時LCD\_AVDD(10.4V)起動, 之後電壓就會穩定了.

\*+5V0起動起1.7msec~1.8msec後, 達到10.4V之後穩定.

桃色 : LCD\_AVDD (10.4V) 2V/div

※0V 位置 桃色,黄色 同じに設定



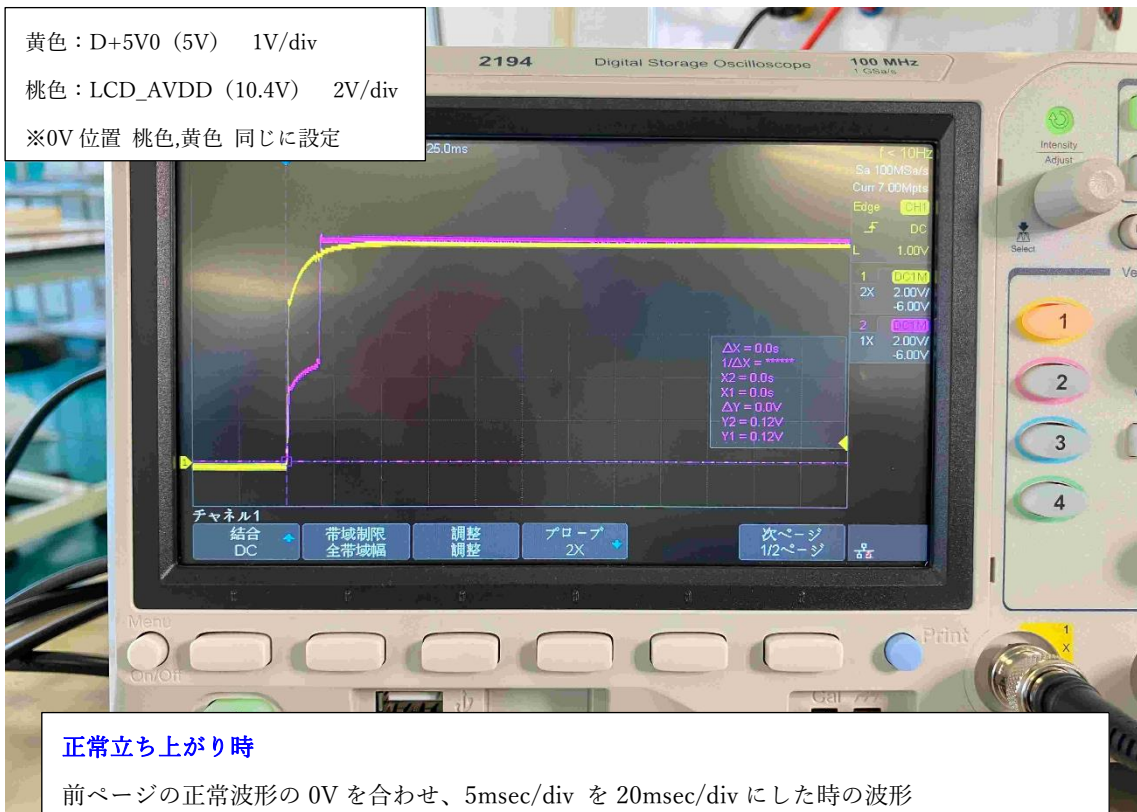
#### 不具合再現時

電源 SW ON → D+5V0 が立ち上がり、4.4V になった所から LCD\_AVDD(10.4V)が立ち上がろうとするが、8V 付近から少し立ち上がりがなまり、約 10.0V に到達後 10msec で一度一度 8.5V 程度に下がり、その後徐々に電圧が下がっている事が確認された。

#### 不良再現時

電源SW ON > D+5V0起動, 到4.4V起, LCD\_AVDD(10.4V)起動, 但到上升8V附近變緩, 約到10V後, 每10msec慢慢的降到8.5V左右, 之後, 電壓就慢慢的下降.

黄色 : D+5V0 (5V) 1V/div  
桃色 : LCD\_AVDD (10.4V) 2V/div  
※0V 位置 桃色,黄色 同じに設定



#### 正常立ち上がり時

前ページの正常波形の 0V を合わせ、5msec/div を 20msec/div にした時の波形

正常起動時:

與前面頁面的正常波形的0V配合, 5msec/div在20msec/div 時的波形.

黄色 : D+5V0 (5V) 1V/div  
桃色 : LCD\_AVDD (10.4V) 2V/div  
※0V 位置 桃色,黄色 同じに設定



#### 不具合再現時

前ページの正常波形の 5msec/div を 20msec/div にした時の波形

※徐々に下がった LCD\_AVDD(10.4V)は、最終的に 5V まで下がり安定した。

不良再現時:

前頁的正常波形的 5msec/div在20msec/div時的波形

\*LCD\_AVDD(10.4V)慢慢的下降, 最終在穩定的降到5V.