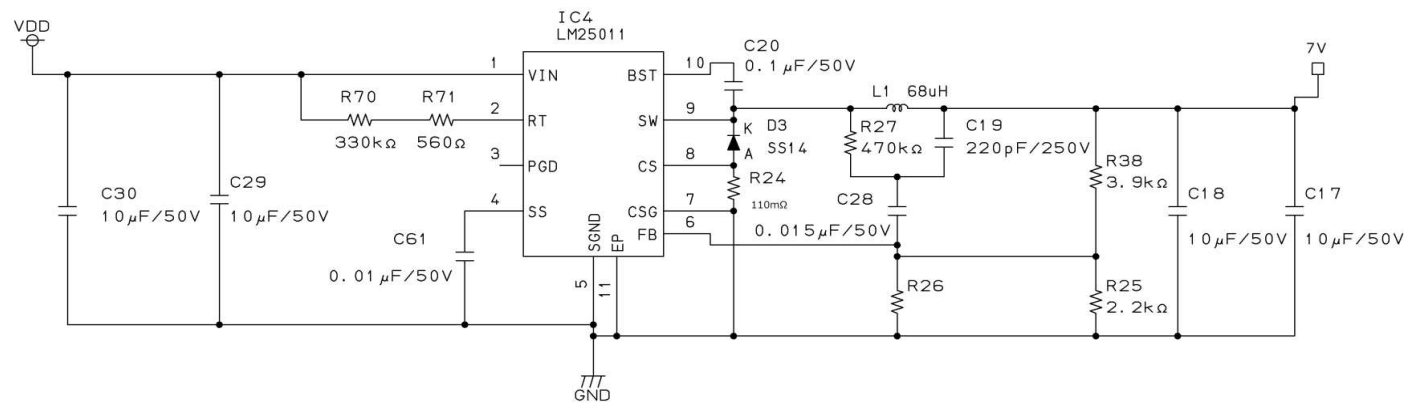
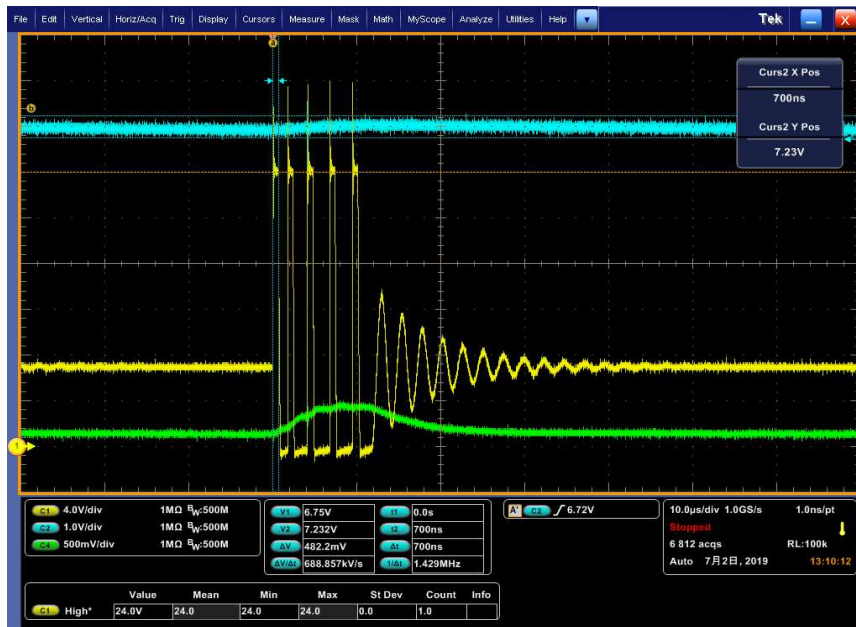


LM25011MY周辺回路



各部について
VDD 24V
R26 未実装

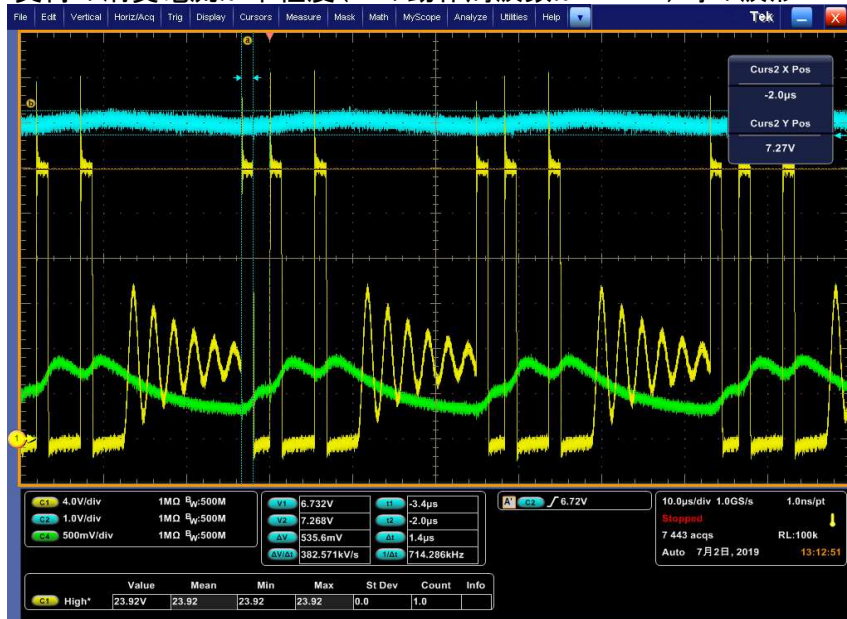
測定波形 負荷の消費電流が少ない(ICの動作周波数が1MHz)時の波形



波形 測定箇所
C1(黄色) IC4-SWピン
C2(青色) 7V
C4(緑色) VDD(24V)電流 1V/100mA(電流プローブ設定)

SWのパルス幅 約700ns
7Vの最大値 約7.23V
7Vの最小値 約6.75V

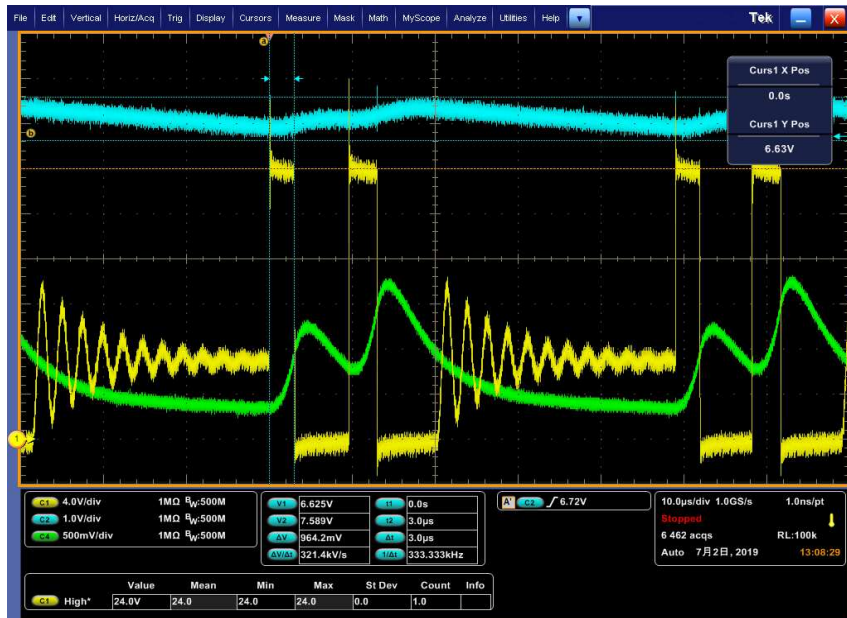
負荷の消費電流が中程度(ICの動作周波数が12MHz)時の波形



波形 測定箇所
 C1(黄色) IC4-SWピン
 C2(青色) 7V
 C4(緑色) VDD(24V)電流 1V/100mA(電流プローブ設定)

SWのパルス幅 約1400ns
 7Vの最大値 約7.27V
 7Vの最小値 約6.73V

負荷の消費電流が多い(ICの動作周波数が17MHz)時の波形



波形 測定箇所
 C1(黄色) IC4-SWピン
 C2(青色) 7V
 C4(緑色) VDD(24V)電流 1V/100mA(電流プローブ設定)

SWのパルス幅 約3000ns
 7Vの最大値 約7.59V
 7Vの最小値 約6.63V