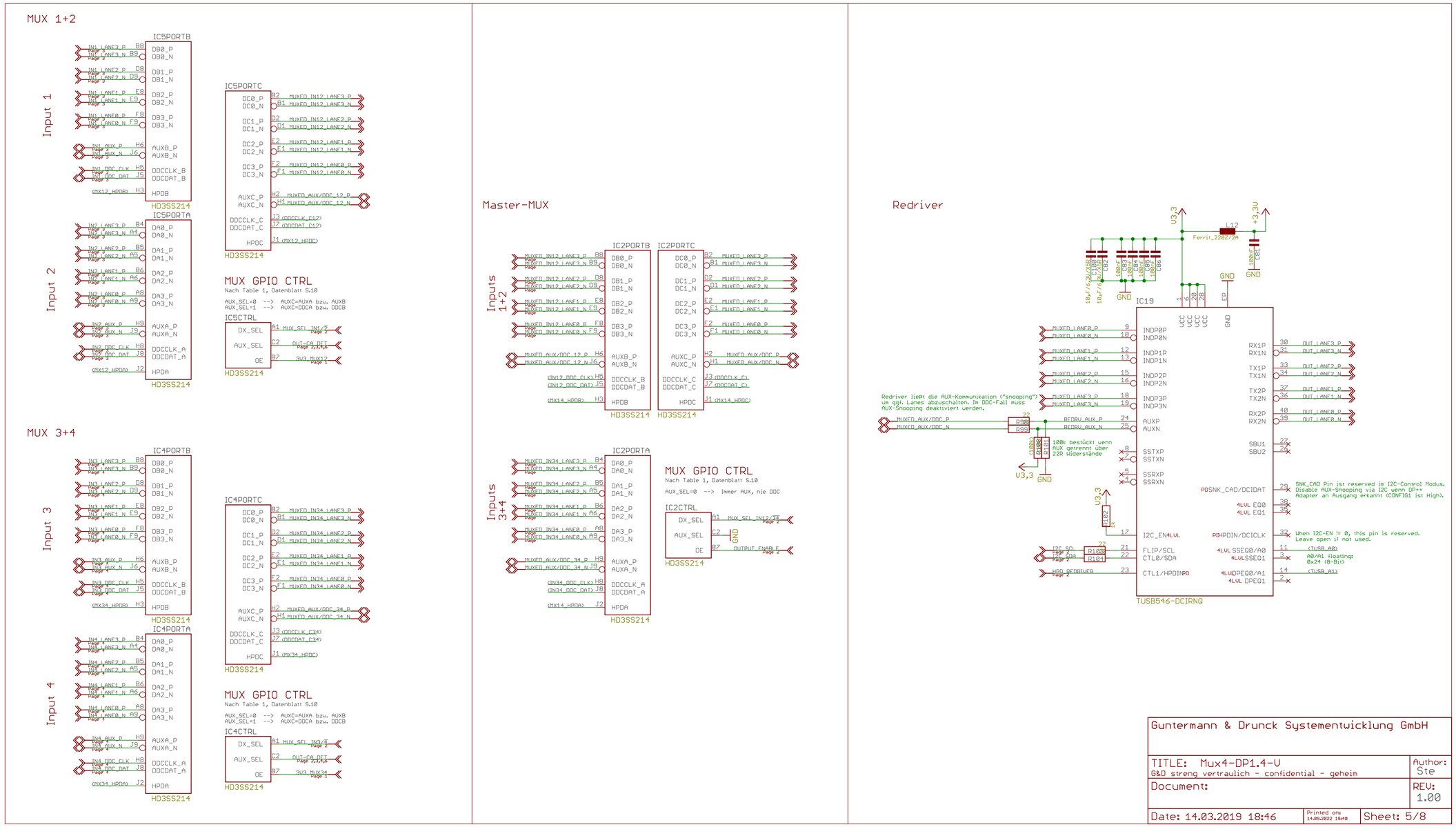
MUX 1+2
Input 1
Input 2
IC5PORTB
IC5PORTA
IC5PORTC
HD3SS214
MUX GPIO CTRL
Nach Table 1, Datenblatt S.10
AUX_SEL=0 --> AUXC=AUXA bzw. AUXB
AUX_SEL=1 --> AUXC=DDCA bzw. DDCB
IC5CTRL
MUX 3+4
Input 3
Input 4
IC4PORTB
IC4PORTA
IC4PORTC
IC4CTRL
Master-MUX
Inputs 1+2
Inputs 3+4
IC2PORTB
IC2PORTC
IC2PORTA
IC2CTRL
Redriver
IC19
TUSB546-DCIRNQ
Redriver liest die AUX-Kommunikation ("snooping") um ggf. Lanes abzuschalten. Im DDC-Fall muss AUX-Snooping deaktiviert werden.
100k bestückt wenn AUX getrennt über 22R Widerstände
SNK_CAD Pin ist reserved im I2C-Control Modus. Disable AUX-Snooping via I2C wenn DP++ Adapter an Ausgang erkannt (CONFIG1 ist High).
When I2C-EN != 0, this pin is reserved. Leave open if not used.
A0/A1 floating: 0x24 (8-Bit)
Guntermann & Drunck Systementwicklung GmbH
TITLE: Mux4-DP1.4-V
G&D streng vertraulich - confidential - geheim
Author: Ste
Document:
REV: 1.00
Date: 14.03.2019 18:46
Printed on: 14.09.2022 15:40
Sheet: 5/8