|  |  |  |
| --- | --- | --- |
| 10A | 30A | 50A |
| F:\m513c\008-62.png | F:\m513c\008-65.png | F:\m513c\008-68.png |
| F:\m513c\008-61.png | F:\m513c\008-64.png | F:\m513c\008-67.png |
| F:\m513c\008-60.png | F:\m513c\008-63.png | F:\m513c\008-66.png |

该电路是Boost拓扑，

CH1：Boost下管Vds；

CH2：驱动IC上管输入；

CH3：驱动IC上管输出(上管MOS驱动)；

CH4：驱动IC下管输出(下管MOS驱动)；

以上波形对比可知驱动芯片在不同负载下驱动延时不一致，如果把上下管的驱动死区放开（150ns以上），这个现象没有复现。