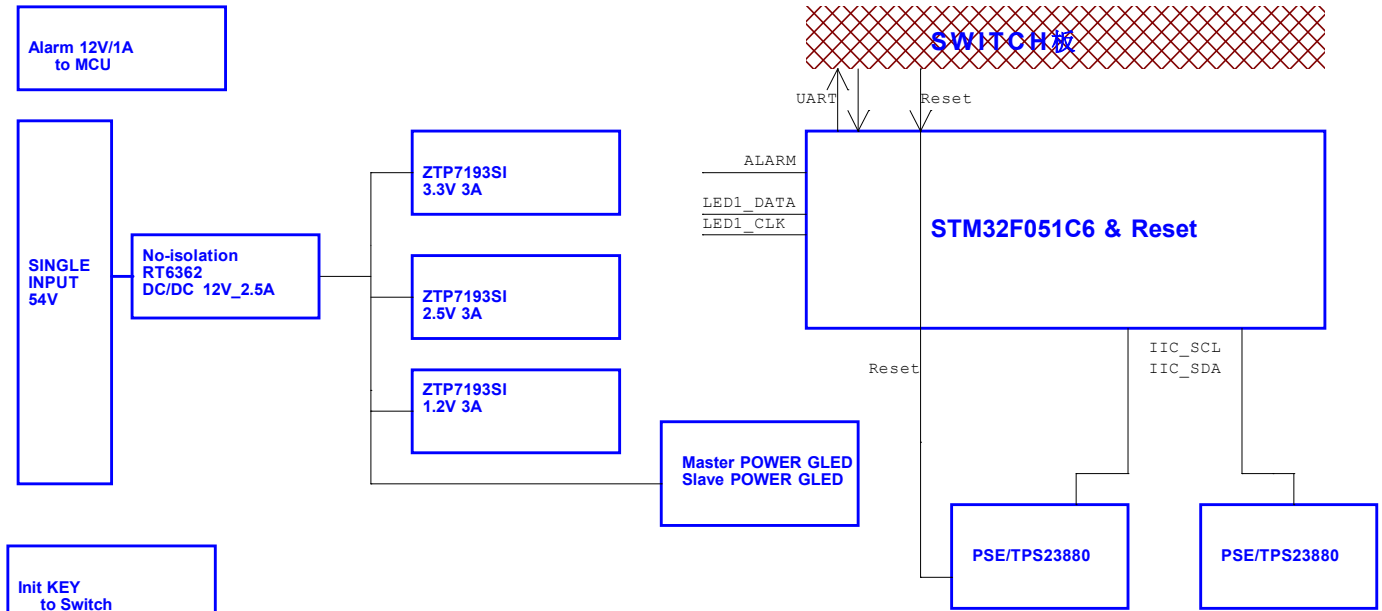


原图调整 & 记录		PCB 修改记录	
V2.0	1、R831与F8连接，R832与E5连接，删除Microsemi芯片的uaa连接到板子，容易维护) 2、L5与I6更换成4030封装电感(原型与机壳存在干涉风险)； 3、删除L7-U5(13.204.101.084电感导致poe无法提供15w以上电源) 4、删除J10连接器，增加tp10和tp11测试点 5、C82 C91p封装改成02封装) 6、删除R844和R83电阻(PSE_GND与GND不连接) U20和U24的GND网络与D直连,即GND改成ND U20和U24 数逻辑in使用连接(不使用VAUX3P3A和VAUX3P3D) C144、C14和C14不 熔断雷击问题 删除C20、C27 7、去掉R845和R846电阻G3V和模拟电源3V不连接 8、R2改成005(20k, 13.202.101.08) 该电阻耐压5V 因此改成0805封装 9、C186,C203,C204,,C208,C209换成06封装 (高度偏高与主板J45存在干涉风险)	1、L5、I6封装调整避免与与机箱顶壳干涉 2、J连接器连接各增加网络名(3.3VSWD_GND) 3、优化导热垫丝印宽	
V2.1	10、R35 R4更改10RQ3更换成2N702, LS1更换HF123012-12S(优化继电器电路)		

修改记录			
版本	修订日期	修改原因	作者
V2.0	2017.11.20	解决雷击问题poe功率提高问题	王伟君
V2.0	2018.1.9	优化继电器电路,修改PCB丝印框	王伟君

公 司		UTEPO 优特普		深圳市优特普科技有限公司		
设 计	日 期	签 名	部 门	研发中心	纸 号C	
审 核	Thursday, November 23, 2017		UTP7108GE-BTPOE		版本 号 <RevCode>	
原 理 图	POWER_BRD				P C B 编 码	<PCB Code>
页 名 称	P01_Version change records				图 样 标 记	共 9 张 第 1 张



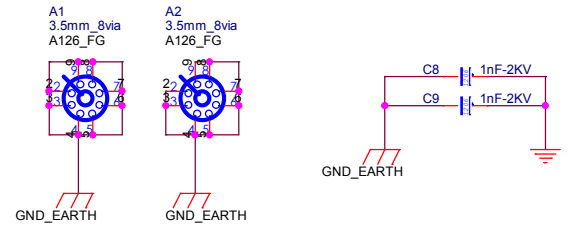
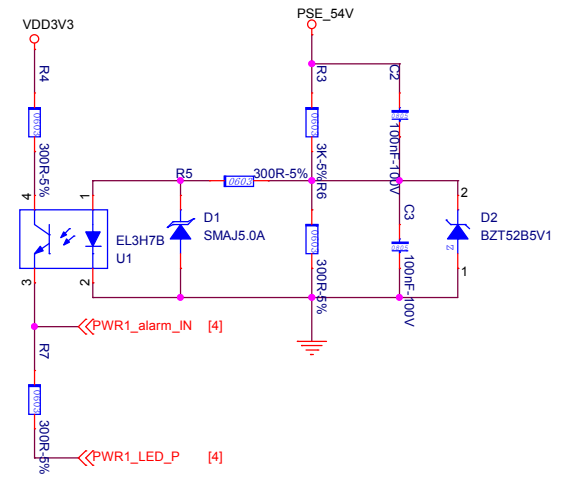
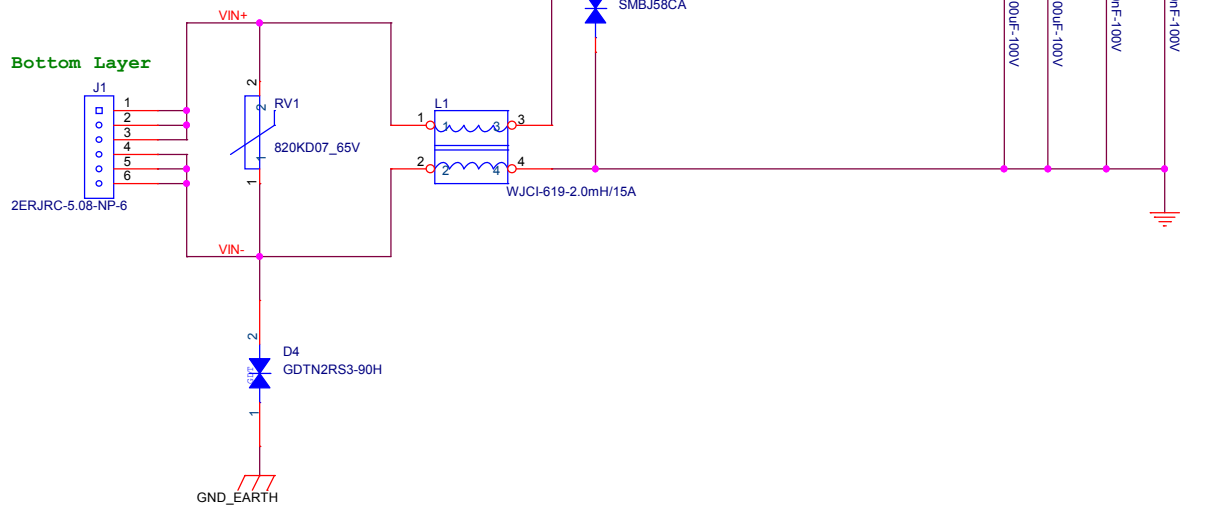
Reversion History
V1.0

1. Change the isolation between MB and PSE board from IIC to UART.
2. Add reset IC
3. modify PSE Protection circuit

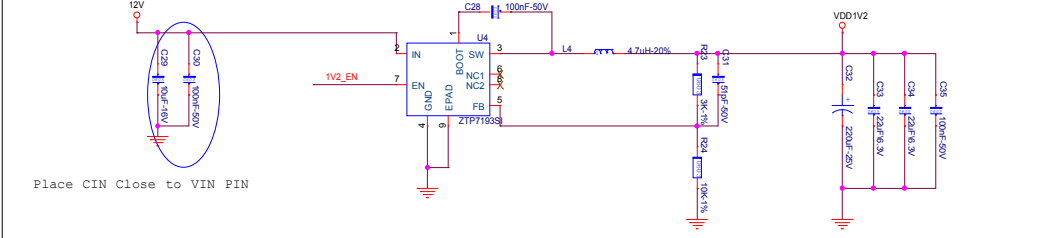
Power Sequence:3.3V->2.5V->1.2V

公 司	UTEPO 优特普		深圳市优特普科技有限公司				
	日 期	签 名	部 门	研发中心	纸 号	C 版本 号	<RevCode>
设 计	Monday, December 28, 2015		UTP7108GE-BTPOE		P C B 编 码	<PCB Code>	
审 核					图 样 标 记	共 9 张	
原 理 图	POWER_BRD				第 2 张		
页 名 称	P02-BLOCK						

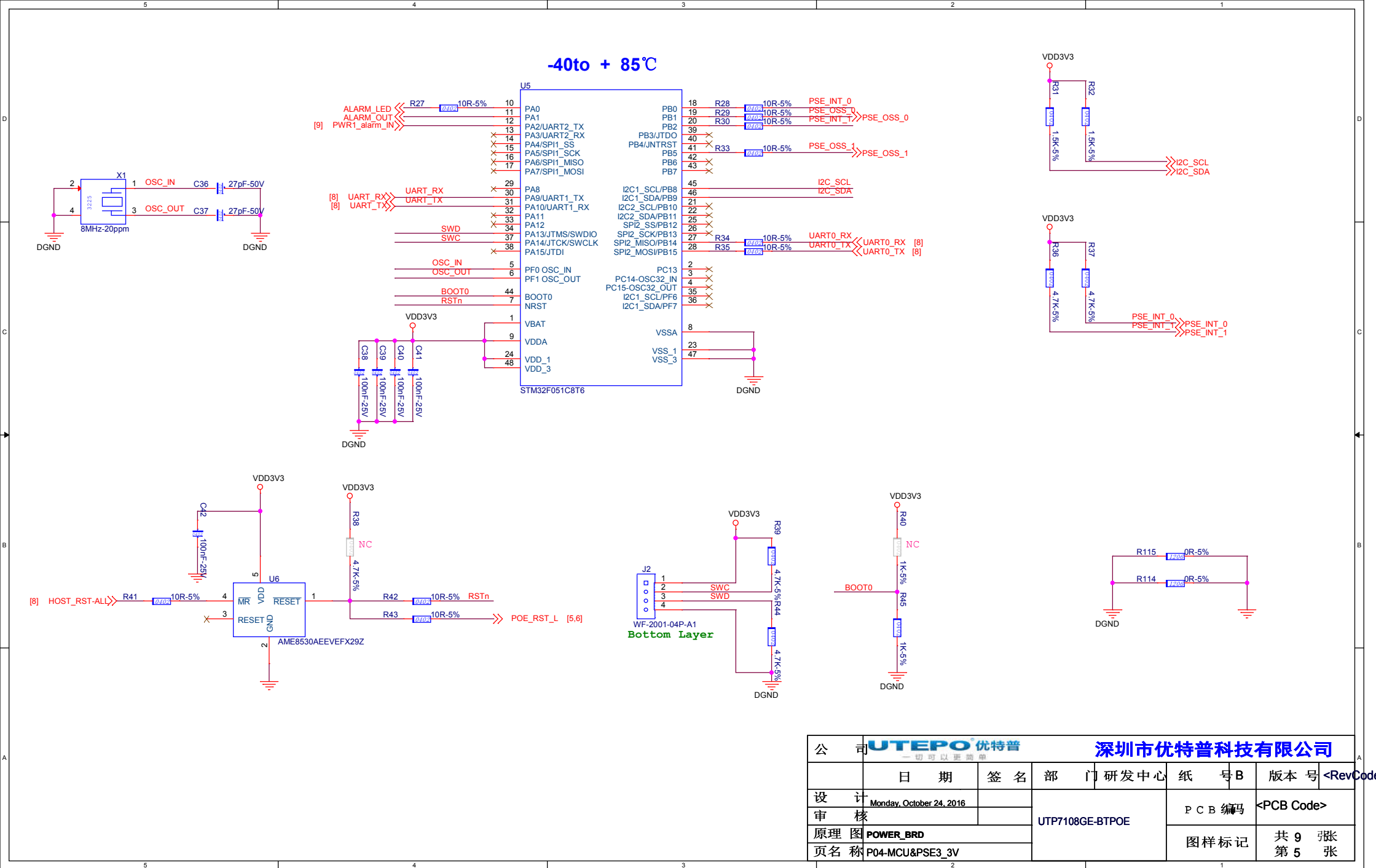
Bottom Layer

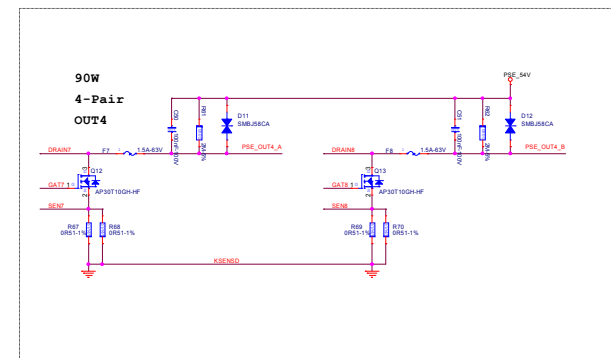
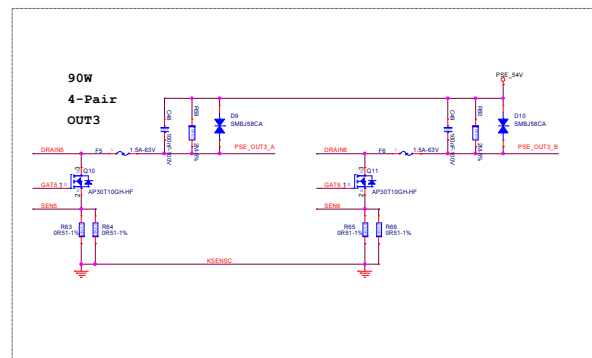
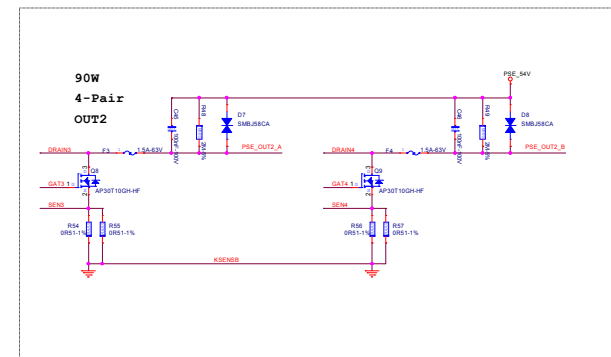
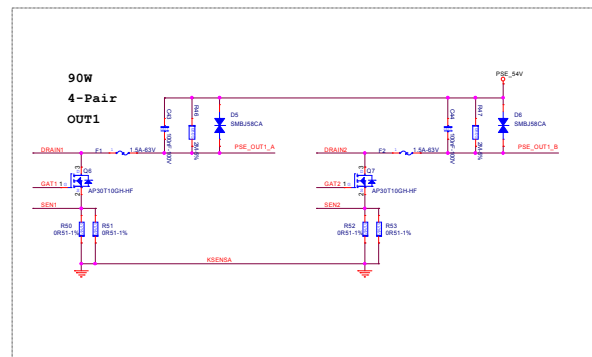
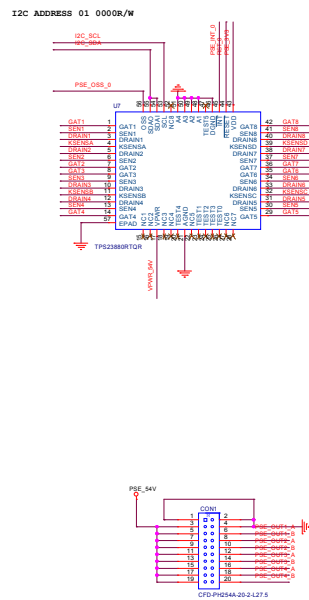
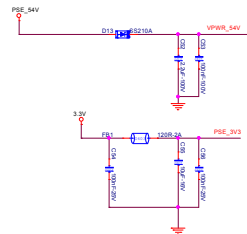
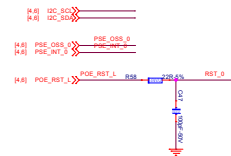


公 司		UTEP0 优特普		深圳市优特普科技有限公司		
日 期		Monday, December 28, 2015	签 名	部 门	研发中心	纸 号 B
审 核				UTP7108GE-BTPOE		版本 号
原 理 图		POWER_BRD		P C B 编 码		<PCB Code>
页 名 称		P09-Power-9V		图 样 标 记		共 9 张 第 3 张

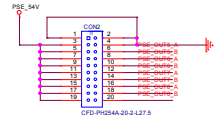
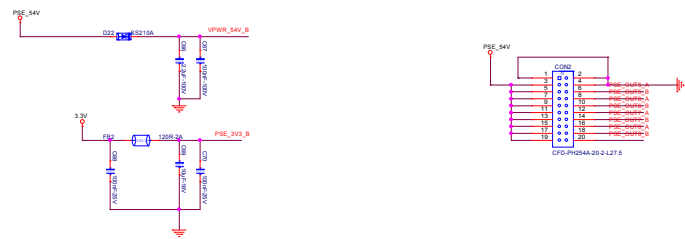
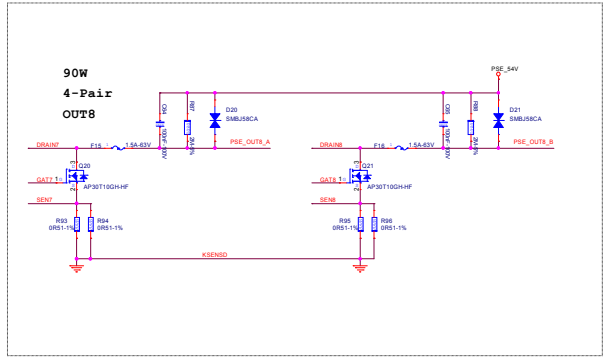
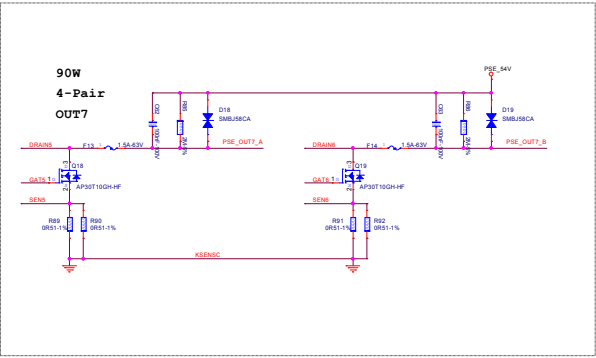
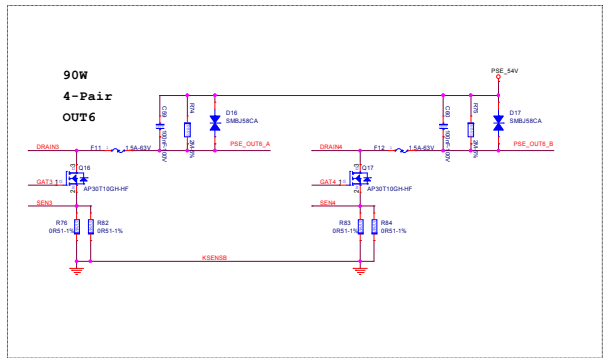
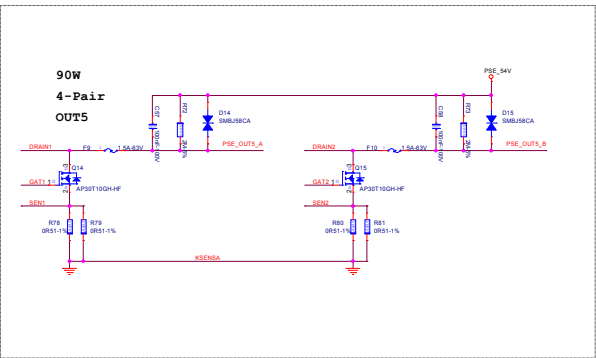
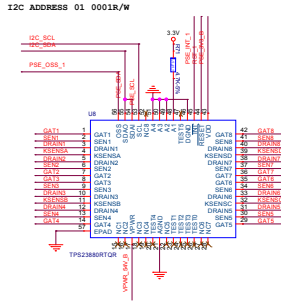
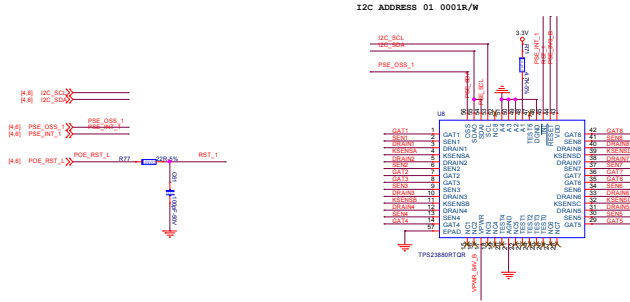


公 司		UTEPO 优特普 — 深圳优特普 —		深圳市优特普科技有限公司	
	日 期	签 名	部 门 研发中心	纸 号 C	版本号 <RevCode>
设 计	Saturday, June 25, 2016		UTP7108GE-BTPOE	P C B 编 码	<PCB Code>
审 核					
原理 图	POWER_BRD				
页 名 称	P03-POWER-3_3V12_5V11_2V			图 样 标 记	共 9 张 第 4 张

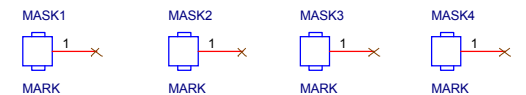
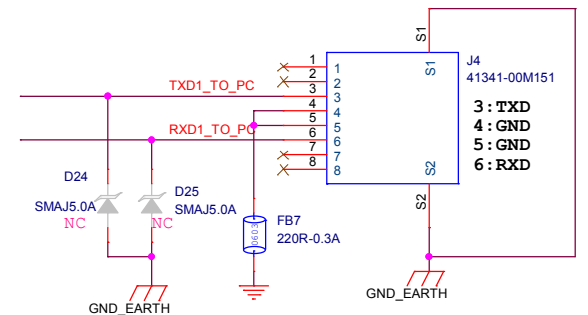
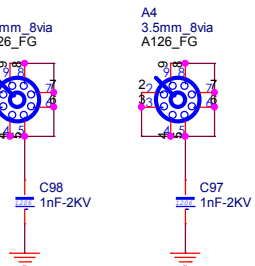




公 司		UTEPO 优特普		深圳市优特普科技有限公司	
日 期		签 名		部 门	研发中心
设 计		Monday, August 14, 2017		纸 号	D 版本号
审 核				UTP7108GE-8TPOE	PCB 编码
原理图		POWER_BRD			<PCB Code>
复 名 称		J05-TPS23880_A		图样标记	共 9 张 第 6 张

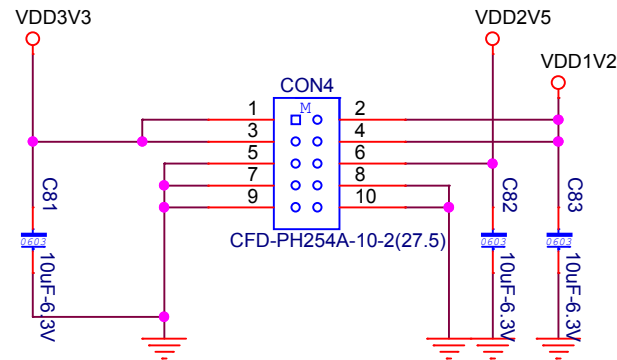
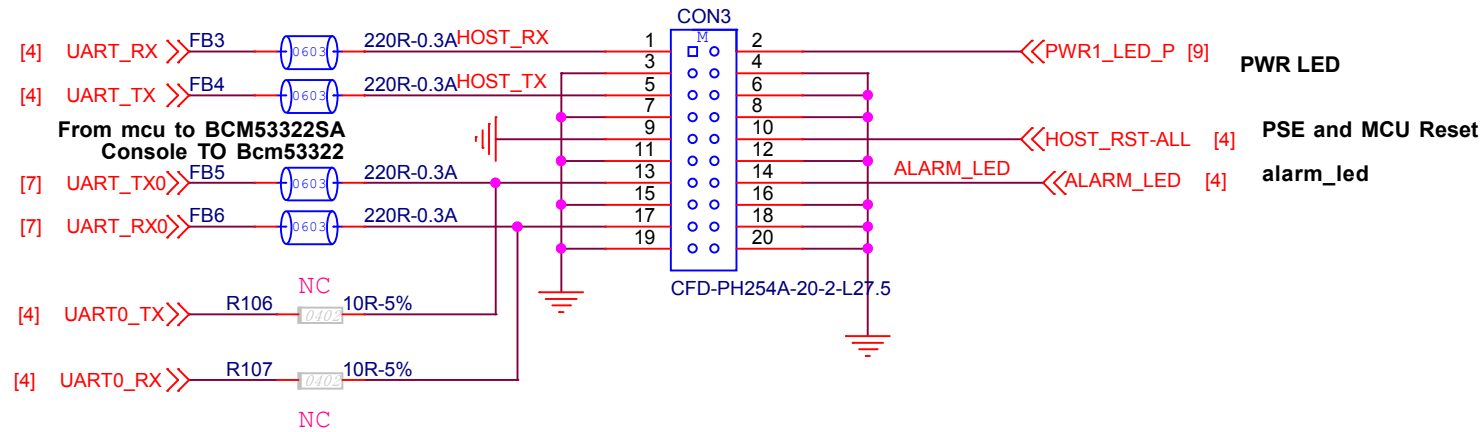


公	UTEPO 优特普	深圳市优特普科技有限公司
日期	2017.08.15	研发中心
设计	UTP7108GE-8TPOE	PCB 编号
审核	UTP7108GE-8TPOE	图样标记
原理图	UTP7108GE-8TPOE	共 9 张
页名	UTP7108GE-8TPOE	第 7 张



公 司		 UTEPO® 优特普 一切可以更美好		深圳市优特普科技有限公司		
	日 期	签 名	部 门	研发中心	纸 号	B 版本 号 <RevCode>
设 计	Monday, June 27, 2016		UTP7108GE-BTPOE		P C B 编 号	<PCB Code>
审 核						
原 理 图	POWER_BRD					
页 名 称	P07-Console & Alarm				图 样 标 记	共 9 张 第 8 张

Main Board Connector



公 司		UTEPO [®] 优特普 一切可以更简单		深圳市优特普科技有限公司			
		日 期	签 名	部 门	研发中心	纸 号 A	版本 号 <RevCode>
设 计		Monday, June 27, 2016		UTP7108GE-BTPOE		P C B 编 码 <PCB Code>	
审 核							
原理 图		POWER_BRD				图 样 标 记 共 9 张 第 9 张	
页 名 称		P08-Interface					