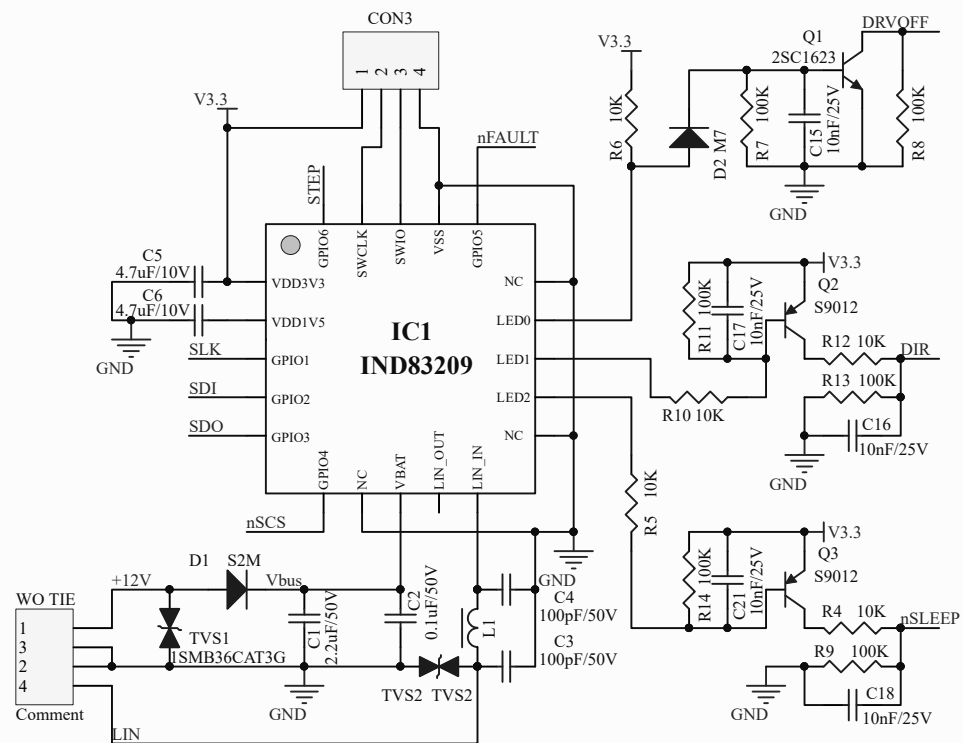
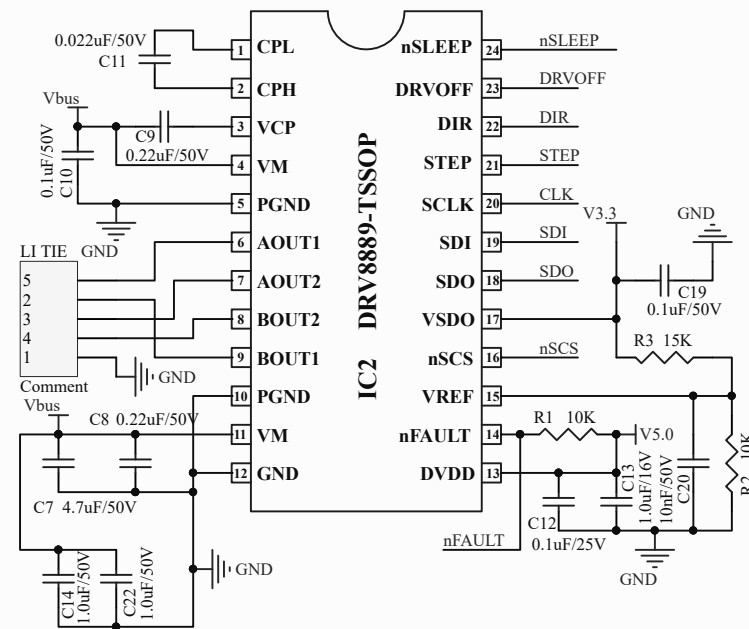




DIR: 方向输入。逻辑电平设置步进的方向; 内部下拉电阻。

nSLEEP: 逻辑高电平用于启用器件; 逻辑低电平用于进入低功耗睡眠模式; 内部下拉电阻。

DRVOFF: 逻辑高电平将禁用器件输出; 逻辑低电平则会启用; 内部上拉至DVDD。



Title		
Size	Number	Revision
A4		
Date:	2022/11/21	Sheet of
File:	E:\Other pcb\...\Litel SM Driver 8889.Sch Drawn By:	