0x022002,

 0x022003,

0x2301FF,

 0x1A0020,

 0x317808,

 0x320360,

 0x33AF70,

 0x3B0000,

 0x3C9050,

 0x3D0088,

 0x3E0148,//SERDES：LO

 0x010003,//分式延迟滤波器使能信号；模拟输出极性

 0x3F0000,//SERDES：高速串行通路极性 = 不颠倒

 0x461882,//lane0、1、2的ID

 0x4701C8,//lane3、4、5的ID

 0x483143,//lane6、7的ID，选择204b协议

 0x490000,//为高速串口SERDES选择数据通道

 //SERDES：通道使能；链路测试序列；双DAC模式（关闭CD通道时钟降低功耗）；强制将状态机置为INIT\_STATE；jesd\_reset\_n

 0x5F3210,//SERDES通道和JESD通道lane的对应关系1、2、3、4

 0x605764,//SERDES通道和JESD通道lane的对应关系5、6、7、8

 0x1B410B,//dtest[11:8] & atest[5:0]

 0x022002,

 0x000018,//各类使能信号；内插interp = 1

 0x252000,//输入设备时钟分频比clkjesd\_ div（不包括内插部分的时钟）：分频为1分频

 0x03A300,//DAC输出电流；SERDES FIFO复位；txenable不拉高

 0x340000,//SYNCB电流；端接电阻；偏置电压允许测试；sleep；偏压

 0x4B1F00,//RBD = 32、F = 1

 0x4C1F07,//K = 32、L = 8

 0x4D0300,//M = 4、S = 1

 0x4E0F4F,//N' = 16；HD = 1；Scrambler不开启；N = 16

 0x4F1CC1,

 0x500000,//link0：ILAS参量

 0x5100DC,//link0：ILAS参量；触发SYNC的条件

 0x5200FF,//link0：屏蔽SYNC报错；ILAS参量；触发syncb、错误累积条件

 0x530000,//link1：ILAS参量

 0x5400FC,//link1：ILAS参量；触发SYNC的条件

 0x5500FF,//link1：屏蔽SYNC报错；ILAS参量；触发syncb、错误累积条件

 0x560000,//link2：ILAS参量

 0x5700FF,//link2：ILAS参量；触发SYNC的条件

 0x5800FF,//link2：屏蔽SYNC报错；ILAS参量；触发syncb、错误累积条件

 0x590000,//link3：ILAS参量

 0x5A00FF,//link3：ILAS参量；触发SYNC的条件

 0x5B00FF,//link3：屏蔽SYNC报错；ILAS参量；触发syncb、错误累积条件

 0x5C0005,//SYSREF信号对每个数据通道的使用方式 = 使用每个sysref

 0x5E0000,//ILAS参量RES0、1

 0x610211,//syncn极性；synccd、ab\_sel；syncn\_sel；

 0x120000,//NCO：A、B通道NCO相位调整：16bit

 0x130000,//NCO：C、D通道NCO相位调整：16bit

 0x140000,//NCO：A、B通道NCO频率调整低位：16bit

 0x150000,//NCO：A、B通道NCO频率调整中位：16bit

 0x160000,//NCO：A、B通道NCO频率调整高位：16bit

 0x170000,//NCO：C、D通道NCO频率调整低位：16bit

 0x180000,//NCO：C、D通道NCO频率调整中位：16bit

 0x190000,//NCO：C、D通道NCO频率调整高位：16bit

 0x2D0001,// //PAP延迟fifo长度；PAP衰减

 0x2EFFFF,// //PAP门限值

 0x260000,// //A、B、C、D通道Dithering使能

 0x1E9999,//SYNC来源（QMC AB偏置；CD偏置；QMC AB corr；CD corr）

 0x1F9980,//SYNC来源（AB混频器；CD混频器；NCO累加器）；sif\_sync信号"

 0x208008,//SYNC来源（Dithering；PA；小分数延迟FIR）

 0x080000,//QMC A通道偏置校准

 0x090000,//QMC B通道偏置校准

 0x0A0000,//QMC C通道偏置校准

 0x0B0000,//QMC D通道偏置校准

 0x0C0400,//QMC A通道增益校准

 0x0D0400,//QMC B通道增益校准；粗混频频率

 0x0E0400,//QMC C通道增益校准；ab、cd通道数据到DAC的延迟（0~3）

 0x0F0400,//QMC D通道增益校准

 0x100000,//QMC AB通道相位校准

 0x110000,//QMC CD通道相位校准

0x4AFF1E,

0x240030,

0x5C0005,

0x4AFF1F,

0x4AFF01,

 0x6E0000,//小延迟分式滤波器ABtap0；tap1；tap2

 0x6F0000,//小延迟分式滤波器ABtap3

 0x700000,//小延迟分式滤波器ABtap4[15:0]

 0x710000,//小延迟分式滤波器ABtap4[18:16]；小延迟分式滤波器tap5

 0x720000,//小延迟分式滤波器ABtap6

 0x730000,//小延迟分式滤波器ABtap7；tap8；tap9

 0x740000,//小分式延迟增益AB[15:0]

 0x750000,//小分式延迟增益AB[19:16]；通道A、B的FIR系数

 0x760000,//小延迟分式滤波器CDtap0；tap1；tap2

 0x770000,//小延迟分式滤波器CDtap3

 0x780000,//小延迟分式滤波器CDtap4[15:0]

 0x790000,//小延迟分式滤波器CDtap4[18:16]；小延迟分式滤波器tap5

 0x7A0000,//小延迟分式滤波器CDtap6

 0x7B0000,//小延迟分式滤波器CDtap7；tap8；tap9

 0x7C0000,//小分式延迟增益CD[15:0]

 0x7D0000,//小分式延迟增益CD[19:16]；通道A、B的FIR系数

 0x03A301,