

Control Advanced

CDCE62005 Input settings

Input Source: Manual\_PRI-IN Input Level: LVPECL AC-DC: AC

Pri Ref PreDivider: Divide by 1 Pri term: Enabled HYSTEN: Enable

Sec Ref PreDivider: 3-State Sec term: Disable EECLK: Enable

PRI\_INN\_VBB Ref Divider: 1 LVDS Failsafe: Disable

SEC\_INN\_VBB

CDCE Output Settings

	Y0: Unused	Y1: OSTR	Y2: FDAC	Y3: FPGACLK1	Y4: FPGACLK2
Select	Disable	Disable	Enable	Enable	Disable
Source	VCO	VCO	VCO	VCO	VCO
Divider	8	2	2	8	5
Output	DISABL	DISABL	LVPECL	LVDS	DISABL
Phase					
H Swing	Disable	Disable	Enable	Enable	Disable
p-output	Inverting	Inverting	active	Inverting	Inverting
n-output	Inverting	Inverting	active	Inverting	Inverting

AUX OUTPUT: AUXOUTPUTSEL/AUXOUTEN:  ATEST: Disable

CDCE62005 VCO Settings

VCO SEL: High range

M & N Settings

Input Divider: 75

Feedback Divider: 512

FB\_Bypass Divider: bypas

Prescale: 2

EXT LP filter Settings

Ext LPSEL: External LP

C1 Settings: 8pF

C2: 436pF

R2 Settings: 9

C3 Settings: 112.5pF

R3 Settings: 5k

PLL\_LOCK:

Lock Window: 3 step wider

Charge Pump: 50uA

PLL Calibration: Startup

Reg	Value
00	0x68040320
01	0x68800301
02	0x63800302
03	0xE8040303
04	0x68860304
05	0x11280A55
06	0x440F3F76
07	0x3DF8FBC7
08	0x20009D98

x00	x0880	0000	1000	1000	0000
x01	x0100	0000	0001	0000	0000
x02	x8002	1000	0000	0000	0010
x03	xF001	1111	0000	0000	0001
x04	x4068	0100	0000	0110	1000
x05	x3E60	0011	1110	0110	0000
x06	x2900	0010	1001	0000	0000
x07	x0000	0000	0000	0000	0000
x08	x0000	0000	0000	0000	0000
x09	x8000	1000	0000	0000	0000
x0A	x0000	0000	0000	0000	0000
x0B	x0000	0000	0000	0000	0000
x0C	x0000	0000	0000	0000	0000
x0D	x0000	0000	0000	0000	0000
x0E	x0000	0000	0000	0000	0000
x0F	x0000	0000	0000	0000	0000
x10	x0000	0000	0000	0000	0000
x11	x0000	0000	0000	0000	0000
x12	x0000	0000	0000	0000	0000
x13	x0000	0000	0000	0000	0000
x14	x0000	0000	0000	0000	0000
x15	x0000	0000	0000	0000	0000
x16	x0000	0000	0000	0000	0000
x17	x0000	0000	0000	0000	0000
x18	x0007	0000	0000	0000	0111
x19	x0000	0000	0000	0000	0000
x1A	x0020	0000	0000	0010	0000
x1B	x0000	0000	0000	0000	0000
x1C	x0007	0000	0000	0000	0111
x1D	x0054	0000	0000	0101	0100
x1E	x0000	0000	0000	0000	0000
x1F	x0002	0000	0000	0000	0010
x20	x2400	0010	0100	0000	0000
x22	x1B1B	0001	1011	0001	1011
x23	x0000	0000	0000	0000	0000
x24	x0000	0000	0000	0000	0000
x25	x0000	0000	0000	0000	0000
x26	x0000	0000	0000	0000	0000
x27	x0000	0000	0000	0000	0000
x28	x0000	0000	0000	0000	0000
x29	x0000	0000	0000	0000	0000
x2A	x0000	0000	0000	0000	0000
x2B	x0000	0000	0000	0000	0000

Send All

Read All

Load Regs

Save Regs

Show USB Port

\*\*\*\* Warning \*\*\*\*

Device Communication Failure

Check USB Cable Connection

and Press "Reset USB Port" Followed by

"Read All"

DAC Readback