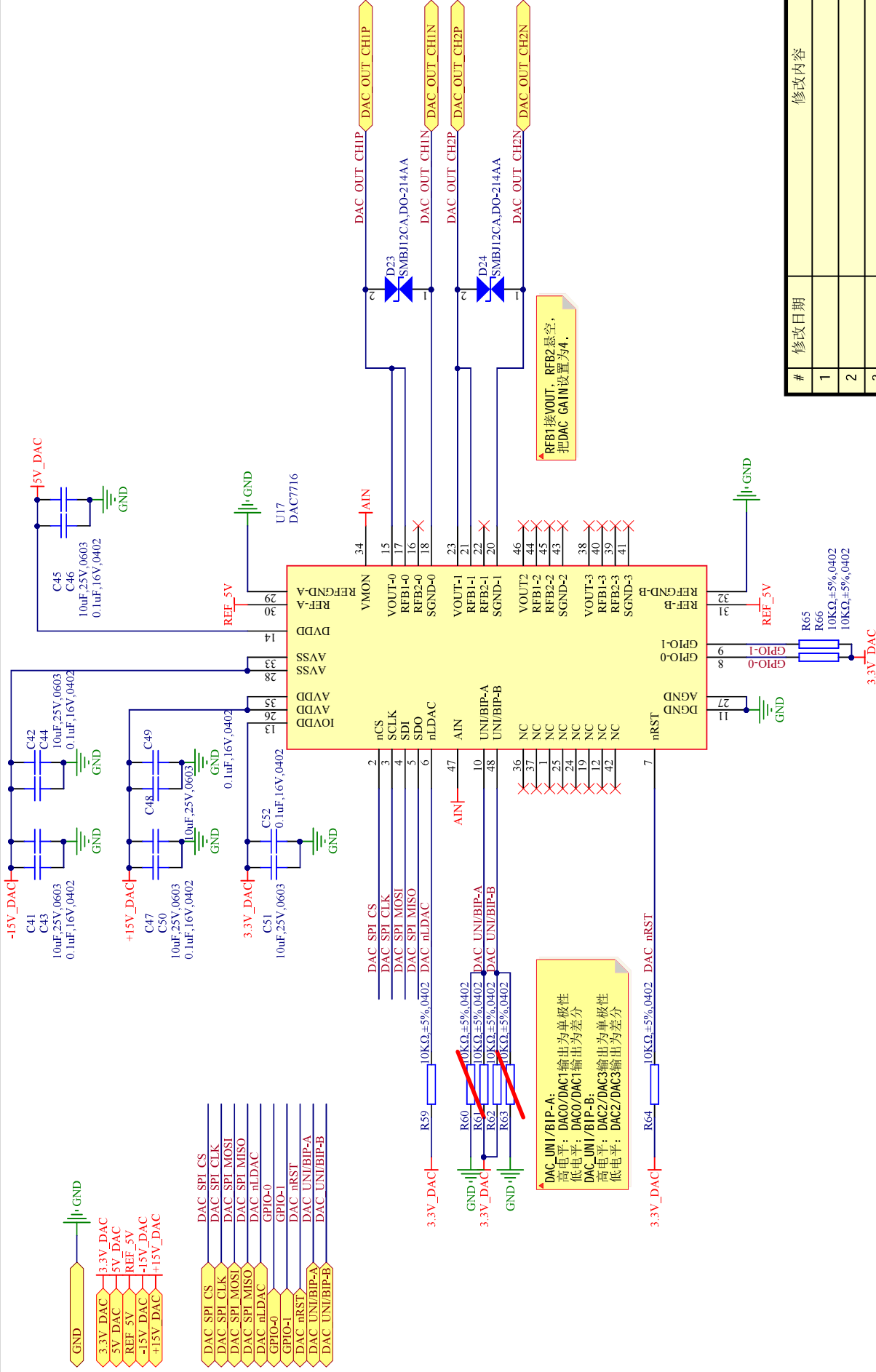


5. FPGA_MAIN

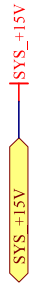
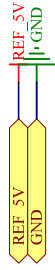


#	修改日期	修改内容
1		
2		
3		

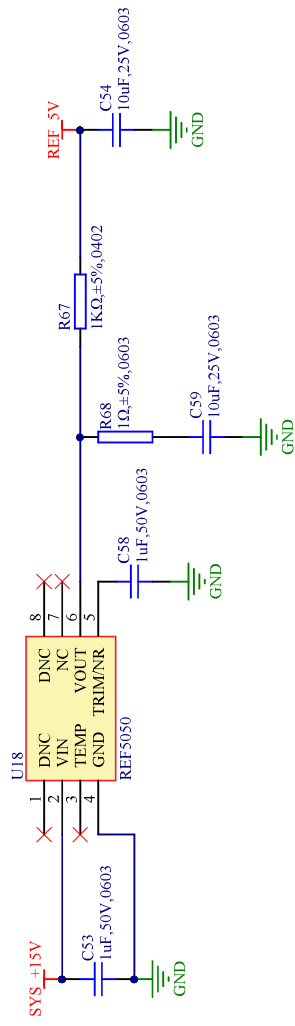
设计日期	设计人员	审核人员	图纸名称	图纸描述	产品型号	图纸版本	Rev.A	第 5 张 / 共 13 张	A4
2021-07-14	金绍深	宋维湛	FPGA_MAIN	FPGA主图	ZMC300-10				
2021-07-24			控制器 I0板						

4. PWIR_FPGA

(1) 接口



(2) DCDC



#	修改日期	修改内容
1		
2		
3		