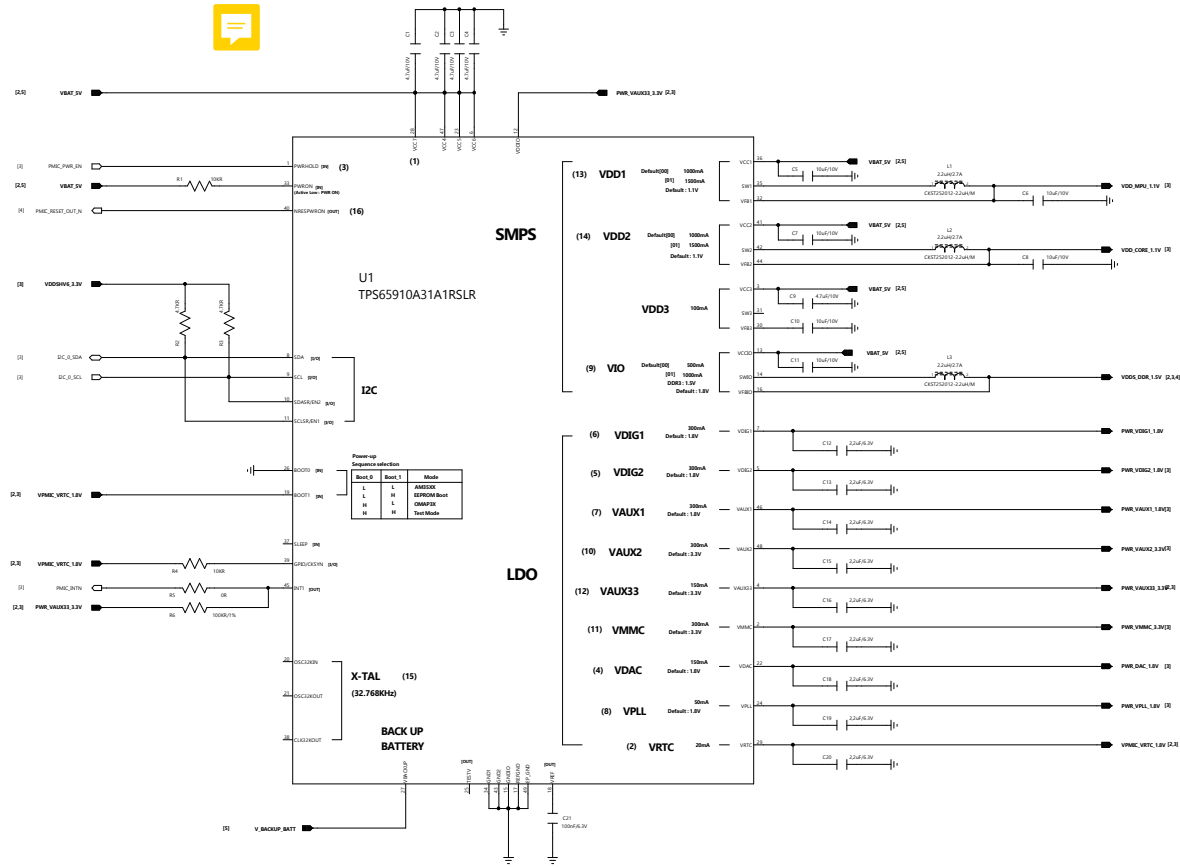
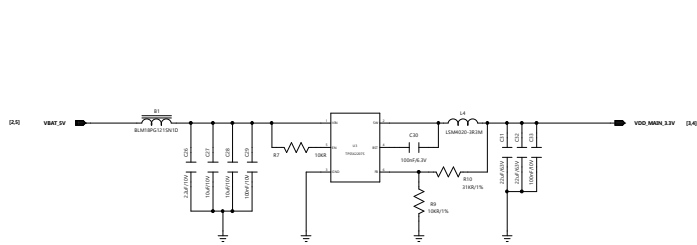


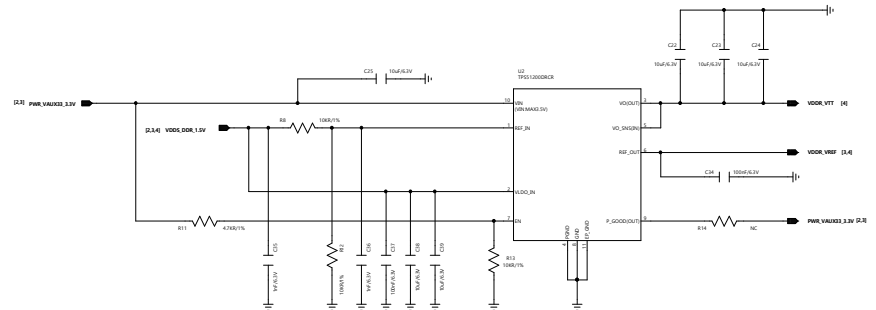
PM IC



VTT REGULATOR (VDD Main 3.3V PWR)



VTT REGULATOR (DDR3 POWER)



TIDE			
TPU_N100			
REV	DATE	DESIGNED BY	REV
001	2023.08.07	001	001
002	2023.01.04	002	002
003	2023.01.04	003	003
004	2023.01.04	004	004
005	2023.01.04	005	005
006	2023.01.04	006	006
007	2023.01.04	007	007
008	2023.01.04	008	008
009	2023.01.04	009	009
010	2023.01.04	010	010
011	2023.01.04	011	011
012	2023.01.04	012	012
013	2023.01.04	013	013
014	2023.01.04	014	014
015	2023.01.04	015	015
016	2023.01.04	016	016
017	2023.01.04	017	017
018	2023.01.04	018	018
019	2023.01.04	019	019
020	2023.01.04	020	020
021	2023.01.04	021	021
022	2023.01.04	022	022
023	2023.01.04	023	023
024	2023.01.04	024	024
025	2023.01.04	025	025
026	2023.01.04	026	026
027	2023.01.04	027	027
028	2023.01.04	028	028
029	2023.01.04	029	029
030	2023.01.04	030	030
031	2023.01.04	031	031
032	2023.01.04	032	032
033	2023.01.04	033	033
034	2023.01.04	034	034
035	2023.01.04	035	035
036	2023.01.04	036	036
037	2023.01.04	037	037
038	2023.01.04	038	038
039	2023.01.04	039	039
040	2023.01.04	040	040
041	2023.01.04	041	041
042	2023.01.04	042	042
043	2023.01.04	043	043
044	2023.01.04	044	044
045	2023.01.04	045	045
046	2023.01.04	046	046
047	2023.01.04	047	047
048	2023.01.04	048	048
049	2023.01.04	049	049
050	2023.01.04	050	050
051	2023.01.04	051	051
052	2023.01.04	052	052
053	2023.01.04	053	053
054	2023.01.04	054	054
055	2023.01.04	055	055
056	2023.01.04	056	056
057	2023.01.04	057	057
058	2023.01.04	058	058
059	2023.01.04	059	059
060	2023.01.04	060	060
061	2023.01.04	061	061
062	2023.01.04	062	062
063	2023.01.04	063	063
064	2023.01.04	064	064
065	2023.01.04	065	065
066	2023.01.04	066	066
067	2023.01.04	067	067
068	2023.01.04	068	068
069	2023.01.04	069	069
070	2023.01.04	070	070
071	2023.01.04	071	071
072	2023.01.04	072	072
073	2023.01.04	073	073
074	2023.01.04	074	074
075	2023.01.04	075	075
076	2023.01.04	076	076
077	2023.01.04	077	077
078	2023.01.04	078	078
079	2023.01.04	079	079
080	2023.01.04	080	080
081	2023.01.04	081	081
082	2023.01.04	082	082
083	2023.01.04	083	083
084	2023.01.04	084	084
085	2023.01.04	085	085
086	2023.01.04	086	086
087	2023.01.04	087	087
088	2023.01.04	088	088
089	2023.01.04	089	089
090	2023.01.04	090	090
091	2023.01.04	091	091
092	2023.01.04	092	092
093	2023.01.04	093	093
094	2023.01.04	094	094
095	2023.01.04	095	095
096	2023.01.04	096	096
097	2023.01.04	097	097
098	2023.01.04	098	098
099	2023.01.04	099	099
100	2023.01.04	100	100

