

```

1  -l rtsv5_A_le_eabi.lib
2  -stack      0x00004000 /* Stack Size */
3  -heap       0x00002000 /* Heap Size */
4
5  MEMORY
6  {
7      RAM0          org=0x402F8000 len=0x00017fff /* OCM RAM0 */
8      //RAM0        org=0x80000000 len=0x7FFFFFFF
9      //RAM          org=0x40200000 len=0x0000FCB0 /*RAM*/
10     //DRAM         org=0x80000000 len=0x00200000 /* DDR for Memory Allocation */
11     DRAM           org=0x40400000 len=0x00020000 /*RAM*/
12 }
13
14 SECTIONS
15 {
16     .text :
17     {
18     } > RAM0
19     .const :
20     {
21     } > RAM0
22     .bss :
23     {
24     } > RAM0
25     .far :
26     {
27     } > RAM0
28     .stack :
29     {
30     } > RAM0
31     .data :
32     {
33     } > RAM0
34     .cinit :
35     {
36     } > RAM0
37     .systemem :
38     {
39     } > RAM0
40     .cio :
41     {
42     } > RAM0
43     .switch :
44     {
45     } > RAM0
46
47     .ddrram :
48     {
49     } > DRAM
50
51 }
52
53
54
55
56

```