



U1G\$1  
AWR1843ABGABLQ1

1 of 2

U1G\$2  
AWR1843ABGABLQ1

2 of 2

RX1  
RX2  
RX3  
RX4  
TX1  
TX2  
TX3  
OSC\_CLKOUT  
CLKP  
MCU\_CLKOUT  
PMIC\_CLKOUT  
P1  
P2  
P3  
P4  
C13  
D14  
H13  
J13  
K13  
AR\_DP0  
AR\_DP1  
AR\_DP2  
AR\_DP3  
AR\_DP4  
AR\_DP5  
AR\_DP6  
AR\_DP7  
AR\_MISO1  
AR\_MOSI1  
AR\_SPICLK1  
AR\_CS1  
AR\_SCL  
AR\_SDA  
AR\_MSS\_LOGGER  
AR\_DMM\_CLK  
AR\_DMM\_SYNC

GPADC\_1  
GPADC\_2  
GPADC\_3  
GPADC\_4  
GPADC\_5  
GPADC\_6  
GOIP[0]  
GOIP[1]  
GOIP[2]  
DP0  
DP1  
DP2  
DP3  
DP4  
DP5  
DP6  
DP7  
MISO\_1  
MOSI\_1  
SPI\_CLK\_1  
SOI\_CS\_1  
MISO\_2  
MOSI\_2  
SPI\_CLK\_2  
SPI\_CS\_2  
DMM\_CLK  
DMM\_SYNC

VOUT\_PA  
VOUT\_PA1  
VOUT\_14APLL  
VOUT\_14SYNTH  
LVDS\_TXP[0]  
LVDS\_TXM[1]  
LVDS\_TXP[1]  
LVDS\_TXM[0]  
LVDS\_CLKP  
LVDS\_CLKM  
LVDS\_FRCLKP  
LVDS\_FRCLKM

R\_RESET  
WARM\_RESET  
R\_ERROR\_IN  
R\_ERROR\_OUT  
RS232\_TX  
RS232\_RX

QSPI\_CLK  
QSPI\_CS  
QSPI[0]  
QSPI[1]  
QSPI[2]  
QSPI[3]

TCK  
TDI  
TDO  
TMS

SPI\_HOST\_INTR\_1  
SYNC\_IN  
SYNC\_OUT  
VBGAP

DMM\_CLK  
DMM\_SYNC

A2  
B2  
A10  
B13  
J14  
K15  
K14  
J15  
L14  
L15  
M14  
M15

R3  
N9  
N7  
N6  
N5  
N4

R12  
P11  
R13  
N12  
R14  
P12

P10  
R11  
N13  
N10

P13  
P4  
G13  
B10

C56  
0.047µF

AR\_1P0\_RF2  
C10  
C65  
C14  
C13  
AR\_LVDS\_0\_P  
AR\_LVDS\_1\_N  
AR\_LVDS\_1\_P  
AR\_LVDS\_0\_N  
AR\_LVDS\_CLK\_P  
AR\_LVDS\_CLK\_N  
AR\_LVDS\_FRCLK\_P  
AR\_LVDS\_FRCLK\_N

AR\_NRST  
R15  
AR\_WARMRST  
R16  
AR\_NERR\_OUT  
R91  
AR\_RS232TX  
AR\_RS232RX

AR\_TCK  
AR\_TDI  
AR\_TMS

AR\_HOSTINTR1  
AR\_SYNC\_IN

AR\_CS1  
10.0K

C56  
0.047µF

C57  
0.22µF  
C58  
10µF  
C47  
0.22µF  
C45  
10µF  
C12  
0.22µF  
C39  
0.22µF  
C51  
0.22µF  
C52  
10µF

C90  
0.22µF  
C17  
10µF  
C84  
0.22µF  
C87  
2.2µF  
C48  
0.22µF  
C53  
0.22µF

C4  
0.1µF  
C5  
0.22µF  
C8  
0.1µF  
C89  
2.2µF  
C3  
0.22µF  
C7  
0.22µF  
C101  
0.01µF  
C6  
0.1µF

AR\_TDO\_SOP0  
10.0K  
R13

C56  
0.047µF

G5  
H5  
J5  
C2  
D2  
B11  
B12  
F5  
K5  
G15  
F15  
R10  
R9  
D15  
H15  
N11  
P15  
R6  
L13  
P14  
E5  
E6  
E8  
E10  
E11  
F9  
F11  
G6  
G7  
G8  
G10  
H7  
H9  
H11  
J6  
J7  
J8  
J10  
K7  
K8

AR\_1V8  
AR\_1V24  
AR\_3V3  
AR\_1V24

AR\_1V8  
AR\_1V24

AR\_1V24

AR\_1V24

AR\_1V24

VIN\_13RF1\_0  
VIN\_13RF1\_1  
VIN\_13RF1\_2  
VIN\_13RF2\_0  
VIN\_13RF2\_1  
VIN\_18CLK  
VIN\_18VCO  
VIN\_18BB\_0  
VIN\_18BB\_1  
VIN\_SRAM  
VIOIN\_1  
VIOIN\_2  
VIOIN\_18  
VIOIN\_18DIFF  
VDDIN\_0  
VDDIN\_1  
VDDIN\_2  
VDDIN\_3  
VPP  
VNWA

VSS\_0  
VSS\_1  
VSS\_2  
VSS\_3  
VSS\_4  
VSS\_5  
VSS\_6  
VSS\_7  
VSS\_8  
VSS\_9  
VSS\_10  
VSS\_11  
VSS\_12  
VSS\_13  
VSS\_14  
VSS\_15  
VSS\_16  
VSS\_17  
VSS\_18  
VSS\_19

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSSA\_0  
VSSA\_1  
VSSA\_2  
VSSA\_3  
VSSA\_4  
VSSA\_5  
VSSA\_6  
VSSA\_7  
VSSA\_8  
VSSA\_9  
VSSA\_10  
VSSA\_11  
VSSA\_12  
VSSA\_13  
VSSA\_14  
VSSA\_15  
VSSA\_16  
VSSA\_17  
VSSA\_18  
VSSA\_19  
VSSA\_20  
VSSA\_21  
VSSA\_22  
VSSA\_23  
VSSA\_24  
VSSA\_25  
VSSA\_26  
VSSA\_27  
VSSA\_28  
VSSA\_29  
VSSA\_30  
VSSA\_31  
VSSA\_32  
VSSA\_33  
VSSA\_34  
VSSA\_35  
VSSA\_36  
VSSA\_37  
VSSA\_38  
VSSA\_39  
VSSA\_40  
VSSA\_41

VSSA\_0  
VSSA\_1  
VSSA\_2  
VSSA\_3  
VSSA\_4  
VSSA\_5  
VSSA\_6  
VSSA\_7  
VSSA\_8  
VSSA\_9  
VSSA\_10  
VSSA\_11  
VSSA\_12  
VSSA\_13  
VSSA\_14  
VSSA\_15  
VSSA\_16  
VSSA\_17  
VSSA\_18  
VSSA\_19  
VSSA\_20  
VSSA\_21  
VSSA\_22  
VSSA\_23  
VSSA\_24  
VSSA\_25  
VSSA\_26  
VSSA\_27  
VSSA\_28  
VSSA\_29  
VSSA\_30  
VSSA\_31  
VSSA\_32  
VSSA\_33  
VSSA\_34  
VSSA\_35  
VSSA\_36  
VSSA\_37  
VSSA\_38  
VSSA\_39  
VSSA\_40  
VSSA\_41

VSSA\_0  
VSSA\_1  
VSSA\_2  
VSSA\_3  
VSSA\_4  
VSSA\_5  
VSSA\_6  
VSSA\_7  
VSSA\_8  
VSSA\_9  
VSSA\_10  
VSSA\_11  
VSSA\_12  
VSSA\_13  
VSSA\_14  
VSSA\_15  
VSSA\_16  
VSSA\_17  
VSSA\_18  
VSSA\_19  
VSSA\_20  
VSSA\_21  
VSSA\_22  
VSSA\_23  
VSSA\_24  
VSSA\_25  
VSSA\_26  
VSSA\_27  
VSSA\_28  
VSSA\_29  
VSSA\_30  
VSSA\_31  
VSSA\_32  
VSSA\_33  
VSSA\_34  
VSSA\_35  
VSSA\_36  
VSSA\_37  
VSSA\_38  
VSSA\_39  
VSSA\_40  
VSSA\_41

VSSA\_0  
VSSA\_1  
VSSA\_2  
VSSA\_3  
VSSA\_4  
VSSA\_5  
VSSA\_6  
VSSA\_7  
VSSA\_8  
VSSA\_9  
VSSA\_10  
VSSA\_11  
VSSA\_12  
VSSA\_13  
VSSA\_14  
VSSA\_15  
VSSA\_16  
VSSA\_17  
VSSA\_18  
VSSA\_19  
VSSA\_20  
VSSA\_21  
VSSA\_22  
VSSA\_23  
VSSA\_24  
VSSA\_25  
VSSA\_26  
VSSA\_27  
VSSA\_28  
VSSA\_29  
VSSA\_30  
VSSA\_31  
VSSA\_32  
VSSA\_33  
VSSA\_34  
VSSA\_35  
VSSA\_36  
VSSA\_37  
VSSA\_38  
VSSA\_39  
VSSA\_40  
VSSA\_41

VSSA\_0  
VSSA\_1  
VSSA\_2  
VSSA\_3  
VSSA\_4  
VSSA\_5  
VSSA\_6  
VSSA\_7  
VSSA\_8  
VSSA\_9  
VSSA\_10  
VSSA\_11  
VSSA\_12  
VSSA\_13  
VSSA\_14  
VSSA\_15  
VSSA\_16  
VSSA\_17  
VSSA\_18  
VSSA\_19  
VSSA\_20  
VSSA\_21  
VSSA\_22  
VSSA\_23  
VSSA\_24  
VSSA\_25  
VSSA\_26  
VSSA\_27  
VSSA\_28  
VSSA\_29  
VSSA\_30  
VSSA\_31  
VSSA\_32  
VSSA\_33  
VSSA\_34  
VSSA\_35  
VSSA\_36  
VSSA\_37  
VSSA\_38  
VSSA\_39  
VSSA\_40  
VSSA\_41

VSSA\_0  
VSSA\_1  
VSSA\_2  
VSSA\_3  
VSSA\_4  
VSSA\_5  
VSSA\_6  
VSSA\_7  
VSSA\_8  
VSSA\_9  
VSSA\_10  
VSSA\_11  
VSSA\_12  
VSSA\_13  
VSSA\_14  
VSSA\_15  
VSSA\_16  
VSSA\_17  
VSSA\_18  
VSSA\_19  
VSSA\_20  
VSSA\_21  
VSSA\_22  
VSSA\_23  
VSSA\_24  
VSSA\_25  
VSSA\_26  
VSSA\_27  
VSSA\_28  
VSSA\_29  
VSSA\_30  
VSSA\_31  
VSSA\_32  
VSSA\_33  
VSSA\_34  
VSSA\_35  
VSSA\_36  
VSSA\_37  
VSSA\_38  
VSSA\_39  
VSSA\_40  
VSSA\_41

A1  
A3  
A5  
A7  
A9  
A13  
A15  
B1  
B3  
B5  
B7  
B9  
B14  
C1  
C3  
C4  
C5  
C6  
C7  
C8  
C9  
C14  
E1  
E2  
E3  
F3  
G1  
G2  
G3  
H3  
J1  
J2  
J3  
K3  
L1  
L2  
L3  
M3  
N1  
N2  
N3  
R1

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27

VSS\_20  
VSS\_21  
VSS\_22  
VSS\_23  
VSS\_24  
VSS\_25  
VSS\_26  
VSS\_27





